

## CURRICULUM VITAE



### INFORMAZIONI PERSONALI

Nome e Cognome

E-mail

Sesso

Nazionalità

Anno di nascita

**ERMANN0 FABIO DI ZITTI**

[dizitti@unige.it](mailto:dizitti@unige.it) ; [dizitti@gmail.com](mailto:dizitti@gmail.com)

Maschile

Italiana

1955

### ESPERIENZA ACCADEMICA E PROFESSIONALE

**1° novembre 1992- 31 ottobre 2022**

Professore Associato in Dispositivi Elettronici (s.s.d. ING-INF/01 Elettronica), Facoltà di Ingegneria, Università di Genova.

**1° marzo 1990- 31 ottobre 1992**

Ricercatore Universitario, Facoltà di Ingegneria (Università di Genova)

**1988-1989**

Borsista CNR, Progetto Finalizzato Materiali e Dispositivi per l'Elettronica a Stato Solido – tema "Architetture e CAD"

**1984-1986**

Dottorando di ricerca in Ingegneria Elettronica e Informatica

**1981-1983**

Borsista ANSALDO S.P.A sul tema: "Modeling and simulation of semiconductor devices"

### ISTRUZIONE E FORMAZIONE

08/07/1987

Dottore di Ricerca in Ingegneria Elettronica e Informatica con la tesi "Modelli e tecniche sperimentali per il controllo della dinamica di diodi a semiconduttore" (Università di Genova).

1983-1986

Dottorato di Ricerca (I ciclo) in Ingegneria Elettronica e Informatica (Università di Genova)

17/12/1980

Laurea in Ingegneria Elettronica (110/110 e lode), Università di Genova

1974-1980

Corso di Laurea in Ingegneria Elettronica, Università di Genova

1969-1974

Liceo Scientifico G.L. Bernini, Genova

### ATTIVITÀ ACCADEMICA DI COORDINAMENTO E GESTIONE

**1° novembre 2017- 31 ottobre 2022**

Coordinatore della Laurea Magistrale in Ingegneria Elettronica (2 mandati)

**1° novembre 2013- 31 ottobre 2016**

Coordinatore della laurea triennale in Ingegneria Elettronica e Tecnologie dell'Informazione (1 mandato)

**2007/2008 e 2010/2011**

Presidente del Collegio dei Docenti del Master Universitario di secondo livello in Fotonica ed Optoelettronica che si svolge presso la Scuola Telecomunicazioni FF.AA. (STELMILIT) di Chiavari (GE) (anni accademici 2007/2008 e 2010/2011).

**2006-2012**

Coordinatore del Dottorato di ricerca in Nanotecnologie presso la Facoltà di Ingegneria dell'Università di Genova dalla sua prima attivazione nel XXI ciclo (anno 2006) all'ultima nel XXVIII ciclo (anno 2012)

## ATTIVITÀ DI DOCENZA (ULTIMI 5 ANNI)

INSEGNAMENTO

- *Modulo B di Sistemi elettronici embedded* (Corso di Laurea in Ingegneria elettronica e tecnologie dell'informazione) (6 CFU, dall'a.a. 2013/2014 all'a.a. 2022/2023)

INSEGNAMENTO

- *Modulo di Elettronica* (Corso di Laurea in Ingegneria meccanica - SP) (6 CFU, dall'a.a. 2017/2018 all'a.a. 2022/2023)

INSEGNAMENTO

- *Architectures and models for numerical methods* (Corso di Laurea Magistrale - Engineering Technology for Strategy (and Security) (5 CFU, a.a. 2020/2021 e a.a. 2021/2022)

INSEGNAMENTO

- *Sensing Systems* (Corso di Laurea Magistrale in Ingegneria Elettronica) (5 CFU, a.a. 2020/2021 e a.a. 2021/2022)

## ATTIVITÀ DI SCIENTIFICA

PRINCIPALI ARGOMENTI DI RICERCA

L'attività scientifica ha riguardato inizialmente i dispositivi elettronici a semiconduttore e successivamente le tecniche di progettazione di sistemi VLSI di tipo parallelo, sfociando infine nel settore della superintegrazione dei circuiti elettronici e delle nanotecnologie. L'attività è stata sia di tipo sperimentale (fabbricazione e caratterizzazione di dispositivi a semiconduttore, di nanomateriali e nanostrutture autoassemblate, caratterizzazione mediante microscopia a sonda di scansione e nanolitografia) che teorica (analisi, modellistica e simulazione di dispositivi e sistemi integrati).

## ULTERIORI INFORMAZIONI

PUBBLICAZIONI ULTIMI 5 ANNI

- D.E. Khsirsagar, H. Dubey, V. Jadhav, E. Di Zitti, "Direct evidence of high Tc superconductivity in glossy carbon films", *Materials Letters*, vol. 341, June 2023, 134229, ISSN 0167-577X.
- M. Haidar, H. Chible, E. Di Zitti, D.D. Caviglia, "An Optimized AC/DC Buck-Boost Converter for Wind Energy Harvesting Application", *2019 IEEE International Conference on Environment and Electrical Engineering and 2019 IEEE Industrial and Commercial Power Systems Europe (EEEIC / I&CPS Europe)*, Genova, Italy, 2019, pp. 1-4, doi: 10.1109/EEEIC.2019.8783648.
- P.K. Paranthaman, G.R. Dange, F. Bellotti, R. Berta, A. De Gloria, E. Di Zitti, S. Massucco, G. Sciutto (2018) "A Serious Game Architecture for Green Mobility", In: De Gloria, A. (eds) *Applications in Electronics Pervading Industry, Environment and Society*. ApplePies 2016. Lecture Notes in Electrical Engineering, vol 429. Springer, Cham. [https://doi.org/10.1007/978-3-319-55071-8\\_9](https://doi.org/10.1007/978-3-319-55071-8_9)

GENOVA, 30 OTTOBRE 2023