



Curriculum Vitae Europass

Informazioni personali

Cognome(i)/Nome(i)	Raggio Marco
Indirizzo(i)	Centro SimAv – Univ. Di Genova - Via Antonio Pastore 3 16132 Genova
Telefono(i)	01033 50168
E-mail	marco.raggio@unige.it
Cittadinanza	Italiana
Data di nascita	██████████
Sesso	M

Esperienza professionale

Date	
Lavoro o posizione ricoperti	2018-in corso: Area Direzionale UNIGE 2014-in corso Docente a contratto in Elettronica 2013-in corso: Coordinatore tecnico (EP) 2004-17 Coordinamento informatico centro servizi Scuola Politecnica. 2000- 12: Funzionario area Tecnico-Scientifica ed elaborazione dati Univ. di Genova 1993- 1999 Ingegnere libero professionista nell'area elettrica, elettronica e informatica

Principali attività e responsabilità	<p>Responsabile Procedure, progettazione (in area ICT ed elettrica) e Direzione Lavori per Area Direzionale Unige e Dipartimenti Unige.</p> <p>Responsabile dei sistemi informativi della Presidenza della Facoltà di Ingegneria (2004-12) e succ. Scuola Politecnica, Università degli Studi di Genova.</p> <p>Docenza in corsi di Laurea unige in elettronica e telecomunicazioni e corsi di specializzazione Ricerca applicata, servizi di ingegneria, progettazione e sviluppo nei settori elettronico ed informatico.</p> <p>Le attività di ricerca e didattica indirizzano Sistemi Elettronici ed Informatici, nei quali ha promosso l'attivazione di vari progetti di ricerca industriale ed applicata (nazionali ed EU) specificatamente nei settori della progettazione hardware e software, studio e simulazione di architetture per sistemi multimediali interattivi funzionanti in tempo reale (ad esempio: su architetture per processori multicore, su video telefonia e video conferenza). Ha operato anche nella prototipizzazione di sistemi informatici ed elettronici per la formazione a distanza, per la telemedicina, per la videosorveglianza e telemonitoraggio. In tutti questi settori l'attività ha incluso la promozione e la programmazione operativa delle attività di ricerca, l'attività di laboratorio, lo sviluppo prototipale, l'organizzazione e il coordinamento di prove sul campo e presentazioni pubbliche in audit, e conferenze.</p>
Nome e indirizzo del datore di lavoro	Università degli Studi di Genova
Tipo di attività o settore	Coordinamento tecnico, progettazione e messa in opera di Sistemi Elettronici, Informatici e reti, Impianti tecnologici, attività' didattica specialistica.
Istruzione e formazione	
Date	2000
Titolo della qualifica rilasciata	Dottorato di Ricerca in Ingegneria Elettronica ed Informatica
Principali tematiche/competenze professionali possedute	Implementazione e simulazione in tempo reale di sistemi multimediali integrati per applicazioni di videotelefonia, basati su architetture DSP
Nome e tipo d'organizzazione erogatrice dell'istruzione e formazione	Università degli Studi di Genova
Livello nella classificazione nazionale o internazionale	Isced 7
Titolo della qualifica rilasciata	Laurea in Ingegneria elettronica ed informatica
Date	1993
Titolo della qualifica rilasciata	Ingegnere
Nome e tipo d'organizzazione erogatrice dell'istruzione e formazione	Min. dell'Università e della Ricerca scientifica
Iscrizione	Ordine Ingegneri Genova nr. 6839A dal 2/1995
Date	1992
Titolo della qualifica rilasciata	Laurea in Ingegneria elettronica ed informatica
Principali tematiche/competenze professionali possedute	Sviluppo ed implementazione di sistemi elettronici ed informatici per applicazioni di processamento dati in tempo reale
Nome e tipo d'organizzazione erogatrice dell'istruzione e formazione	Università degli Studi di Genova

Capacità e competenze personali

Madrelingua(e) **Italiano**

Altra(e) lingua(e) **Inglese**

Autovalutazione

Livello europeo ()*

Inglese

Comprensione		Parlato		Scritto
Ascolto	Lettura	Interazione orale	Produzione orale	
Buono	Ottimo	Buona	Buona	Buono

() Quadro comune europeo di riferimento per le lingue*

Capacità e competenze sociali

Buona capacità di adeguarsi ad ambienti multiculturali, conseguita grazie all'esperienza in progetti interni all'Università, sia per innovazione che per ordinario funzionamento dei servizi, in collaborazioni con l'industria, in progetti per fini sociali ad esempio attraverso il Rotary International – Rotary Club di Genova.

Buona capacità di comunicazione, ottenuta grazie anche alle esperienze di docenza.

Spirito di gruppo derivante dall'esperienza in attività complesse anche dal punto di vista organizzativo in progetti di ricerca in ambito europeo e didattica internazionale.

Capacità e competenze organizzative

Le attuali competenze organizzative si applicano principalmente al coordinamento in:

- (attività istituzionali) con personale Tecnico-Amministrativo
- (attività istituzionali) Procedure pertinenti RUP in procedure di affidamento lavori pubblici Unige e Direzione Lavori.
- (progetti di ricerca applicata) coordinamento gruppo di lavoro (ass. di ricerca e dottorandi) per progetti di ricerca applicata e relativi rapporti con enti pubblici e privati.
- (didattica) Organizzazione di attività laboratoriali nell'ambito dei proprio corsi e per altri docenti.

Le capacità organizzative sono relative ai settori dell'ingegneria: elettronica, informatica e Tecnico-Amministrative.

Ulteriori esempi di attività che hanno coinvolto le capacità e le competenze sopra indicate, con particolare carattere di pubblicità':

- Promozione e supporto alla definizione del protocollo di Intesa UNIGE-MAECI per Expo Dubai2020. https://unige.it/sites/contenuti.unige.it/files/documents/Protocollo_DUBAI_19.8.19.pdf

- Coordinamento del *Corso di perfezionamento 'Training Experience for United Arab Emirates Navy' – Dip. DITEN – Univ. di Genova A.A. 2015-16, A.A. 2016-17 A.A. 2017-18, A.A. 2018-19*

- Chairman di sessione '*Enabling Technologies for Future Airborne Wireless Sensor Networks*' in conferenza 'IEEE 12th International Conference on Embedded and Ubiquitous Computing (EUC 2014) 26-28/8/2014, Politecnico di Milano. <http://p2cweek.necst.it/>

- Servizi al cittadino e sondaggi interattivi nella nuova TV Digitale Terrestre.

Primocanale-Fac. di Ingegneria, Genova 19/10/11

<http://www.primocanale.it/speciali.php?id=digitale-terrestre-mhp-20111020> . (evento trasmesso in diretta TV digitale nella fase di switch-off tv analog-digitale)

- Allestimento Hi-Tech Aula Magna Facolta' di Ing. in collaborazione con Datasiel SpA. Presentazione 23/11/09

[http://www.regione.liguria.it/MenuSezione.asp?Parametri=1_2_7_\\$1_2_7_\\$Comunicati_stampa\\$0&i dComunicato=9878](http://www.regione.liguria.it/MenuSezione.asp?Parametri=1_2_7_$1_2_7_$Comunicati_stampa$0&i dComunicato=9878) - <http://www.primocanale.it/speciali.php?id=20091123convegnounige> .

- CoEditor Wokshop internazionale 'Streaming Day 2009', Genova 23/9/2009. <http://www.stday09.dibe.unige.it/>

- Progettazione del sistema di videosorveglianza avanzata per Facolta' di Ingegneria (polo di via Opera Pia) in collaborazione con Datasiel Spa 9/12/08.

http://www.regione.liguria.it/MenuSezione.asp?page=comunicati/1_giun/giunta_2008.pdf. - Liguria Business Journal 3-4/09 P.60.

- Redazione delle Norme Attuative per il Nuovo Regolamento Reti UNIGE (CSITA) e relativa presentazione Ateneo 24/9/08.

Progettazione del sistema di videosorveglianza avanzata, sviluppato per il polo di via Opera Pia (Facolta' di Ingegneria) 9/12/08.

http://www.regione.liguria.it/MenuSezione.asp?page=comunicati/1_giun/giunta_2008.pdf

- CoEditor Wokshop internazionale 'Streaming Day 2007', Genova 14/9/2007. <http://www.stday07.dibe.unige.it/>

...

Capacità e competenze tecniche

Dal punto di vista didattico, ha tenuto brevi seminari in vari corsi universitari specialistici. In ambito industriale ha tenuto corsi su elettronica, sui più diffusi sistemi operativi per calcolatori e sistemi per telecomunicazione in genere. In ambito formativo industriale ha tenuto corsi in Telecomunicazioni, Reti ed Elettronica. Correlatore in tesi di laurea in Ingegneria Elettronica ed Informatica, promotore tecnico e correlatore di dottorati e assegni di ricerca. Ha partecipato a vari progetti di ricerca ed industriali finanziati di rilevanza e progetti industriali. Nell'ambito di queste ricerche ha prodotto significativi contributi al mondo scientifico e tecnologico.

E' stato esperto valutatore progetti EU DG Research – Directorate L, Science Research & Dev. – AG, ref. Nr. EE19981A20176.

Inserito nell'Albo Esperti tecnico-scientifici MIUR, D.L.vo 27/7/1999 n. 297, nelle categorie ING-INF/01 e ING-INF/03.

Inserito nell'Albo docenti della Scuola Superiore dell'Amministrazione dell'Interno (SSAI) per l'insegnamento di informatica. Membro AEIT e CNIT

Capacità e competenze informatica, elettronica e telecomunicazioni

Competenze sui più diffusi sistemi operativi e sistemi per telecomunicazione in genere, tecnologie dei sistemi informativi e ambienti di virtualizzazione. Competenze in elettronica analogica e digitale, programmazione in generale ed applicata ai sistemi elettronici a microcontrollore.

Progetti di ricerca applicata

- 2013-14 "Optimization for a ARM architecture of STM multimedia library" 40 – per STMicroelectronics Spa
- 2010-13. PROGETTO EU-'STREP': HEAP - A Highly Efficient Adaptive Multi-processor Framework - THEME [ICT-2009.3.6] [Computing Systems].(260)
- 2012-2013. 'Studio per l'accelerazione dei sistemi di controllo per imaging a Risonanza Magnetica' (Paramed2012) – per Paramed Srl (25)
- 2011-12. 'Studio e sviluppo di tecnologie digitali innovative per sistemi di controllo in apparati di potenza per il settore delle energie rinnovabili (Acronimo : WINDTECH)" – C.U.P. G37111001780007 (30)
- 2012. "Study of the High Efficiency Video Coding (HEVC or H.265) and optimization for a ARM architecture'. 40 – per STMicroelectronics Spa (40)
- 2011-2012. 'Studio per l'accelerazione dei sistemi di controllo per imaging a Risonanza Magnetica' (Paramed2011) 32 – per Paramed Srl (25)
- 2011. 'NexGen – Un nuovo linguaggio di Comunicazione', consulenza nell'ambito di Bando PON, (IFM2011) – per IFM Infomaster SpA (20)
- 2011. 'Creation of a Scalable Video Encoder and its optimization for a ARM architecture and analysis of H265 decoder'. 40 – per STMicroelectronics Spa (40)
- 2011 (contribuzione) Protesi acustica per ipodenti basata su schiera microfonica , sviluppata nell'ambito del Bando POR Liguria 2007/13 - Asse 1 - Azione 1.2.2, (30)
- 2010-11. 'Progettazione e sviluppo sistema di monitoraggio per quadri, inverter e interfacce di rete con protocollo MODBUS e metodologia SOAP-XML – per RGM SpA Consulenza Progetto POR Liguria Azione 1.2.2 Ricerca Industriale e Sviluppo Sperimentale (30)
- 2010-11. 'Test ricevitori DVB-T, studio, sviluppo ed integrazione di applicazioni' (PRIMO2010) – per Mediamouse-Primocanale SRL (30)
- 2010-11. 'Sensor Enviromental NeTwork Intelligent Architecture, Architettura di rete a sensori intelligenti per rilevazioni ambientali – per SCALAB SRL Consulenza Progetto POR Liguria Azione 1.2.2 Ricerca Industriale e Sviluppo Sperimentale (30)
- 2009-2010. 'Studio di un sistema digitale per il controllo di apparati a Risonanza Magnetica (Paramed2010)– per Paramed Srl (25)
- 2010. 'Flexible HW/SW architecture for MM application and Mapping of Multimedia coding Libraries of primitives to support Scalability (STM2010) – per STMicroelectronics Spa (40)
- 2008/2010 Progettazione e sviluppo di sistema per videosorveglianza avanzata per la Facolta' di Ingegneria (fin. DATASIEL) (40)

Ulteriori informazioni

Allegati

Allegato 2 – Didattica/docenza

Allegato 3 – Pubblicazioni scientifiche

Autorizzo il trattamento dei dati personali, ai sensi del D.LGS. 196/2003 in vigore dal 1° gennaio 2004

Allegato 2 (Didattica/docenza)

Insegnamenti universitari

A.A.2019-20, AA2020-21, AA2021-22,: Insegnamento: "DISPOSITIVI E CIRCUITI ELETTRONICI" (codice 65997) (ai sensi dell'art. 23, comma 2, della Legge 30/12/2010, n. 240 e del D.R. n. 444 del 27.3.2013), presso il dipartimento DIBRIS. Terzo anno del Corso di Laurea in Ingegneria Informatica, <https://corsi.unige.it/8719>

AA2021-22,: Insegnamento: "COMPUTER GRAPHICS ARCH.- GAMES AND SIMULATION (cod 72317) (ai sensi dell'art. 23, comma 2, della Legge 30/12/2010, n. 240 e del D.R. n. 444 del 27.3.2013), presso il dipartimento DITEN. quarto anno del Corso di Laurea in Ingegneria Elettronica, <https://corsi.unige.it/8732>

AA2020-21, AA2021-22,: Insegnamento: "Edge Computing" (codice 101837) (ai sensi dell'art. 23, comma 2, della Legge 30/12/2010, n. 240 e del D.R. n. 444 del 27.3.2013), presso il dipartimento DITEN. Quinto anno del Corso di Laurea in Ingegneria Elettronica, <https://corsi.unige.it/8732>

A.A.2014-15, AA2015-16, AA2016-17, AA2017-18, AA2018-19: Insegnamento: "LABORATORIO DI STRUMENTAZIONE ELETTRONICA" (codice 84428) (ai sensi dell'art. 23, comma 2, della Legge 30/12/2010, n. 240 e del D.R. n. 444 del 27.3.2013), presso il dipartimento DITEN. Terzo anno del Corso di Laurea in Elettronica e Tecnologie dell'Informazione (IETI), <https://corsi.unige.it/9273>

Docenza seminari in corsi e master universitari.

- Software and hardware components for autonomous robotic vehicle – Summer School SysE2020 - A.A.2020-21- <https://unige.it/it/news/11866-syse2021-summer-school>
- Project Management – Corso di perfezionamento 'Training Experience for United Arab Emirates Navy' A.A.2018-19
- Electronic Instruments – Corso di perfezionamento 'Training Experience for United Arab Emirates Navy' A.A.2017-18
- Seminario e attività didattica laboratorio su Interfacce Elettriche e misure compatibilità elettromagnetica – Corso di Compatibilità Elettromagnetica (56558) Corso di Laurea Specialistica in Ing. Elettrica. AA2017-18.
- Electronic Instruments – Corso di perfezionamento 'Training Experience for United Arab Emirates Navy' A.A.2016-17
- Seminario e attività didattica laboratorio su Interfacce Elettriche e misure compatibilità elettromagnetica – Corso di Compatibilità Elettromagnetica (56558) Corso di Laurea Specialistica in Ing. Elettrica. AA2015-16.
- Electronic Instruments – Corso di perfezionamento 'Training Experience for United Arab Emirates Navy' A.A.2015-16
- Seminari su Matlab-StateFlow per il Corso Hardware e Software per Sistemi Embedded – Corso di Laurea Magistrale in Ingegneria Meccatronica - Sede di La Spezia a.a. 2009

Allegato 3

Allegato -Pubblicazioni scientifiche anni piu' recenti

1. "Multimedia Terminal System-On-Chip Design and Simulation", Ivano Barbieri, Massimo Bariani, Marco Raggio, Alessandro Scotto. EURASIP Journal on Applied Signal Processing, Volume 2005, No.16, page(s) 2694–2700, January 2005, Hindawi Publishing Corp.
2. "Background Estimation with Gaussian Distribution for Image Segmentation, a fast approach", Gianluca Bailo, Massimo Bariani, Paivi Ijas, Marco Raggio. Proceedings of IEEE International Workshop on Measurement Systems for Homeland Security, Contraband Detection and Personal Safety (IMS2005), ISBN 0-7803-9121-7, pp 428-431, March 29-30, 2005, Orlando, FL, USA.
3. "Adaptive Background Evaluation for Foreground Detection with Gaussian Distribution, a Fast Approach", Gianluca Bailo, Fabio Sguanci, Paivi Ijas, Marco Raggio. Proceedings of Eleventh International Conference on Distributed Multimedia Systems (DMS2005), ISBN: 1-891706-17-9, pp 572-576, September 5 - 7, 2005, Banff, Canada.
4. "Search window estimation algorithm for fast and efficient h.264 video coding with variable size block configuration", Gianluca Bailo, Ivano Barbieri, Massimo Bariani, Marco Raggio. Proceedings of the XIII European Signal Processing Conference (EUSIPCO2005). European Association for Signal Processing (EURASIP). ISBN 9-7816-0423-8211. Volume II pp. 1213-1216, September 4-8, 2005, Antalya, Turkey.
5. "A Simulation and Exploration Technology for Multimedia-Application-Driven Architectures", I. Barbieri, M. Bariani, A. Cabitto, M. Raggio. Journal of VLSI Signal Processing Systems (JVSPS) - Publisher: Kluwer Academic Publishers, ISSN:0922-5773, Volume 41, Issue 2. (Paper) 1573-109X (Online). DOI:10.1007/s11265-005-6647-2. September 2005, Page(s): 153 - 168. <http://www.springerlink.com/content/u284250u8n447544/>
6. "Adaptive Background Evaluation for Foreground Detection in video surveillance applications", Marco Raggio, Gianluca Bailo, Fabio Sguanci, Paivi Ijas. Proceedings of International Workshop on Very Low Bitrate Video Coding (VLBV'05), ISBN 960-8052-65-3, pp. 78-82, September 15-16, 2005, Costa Rei - Sardinia, Italy.
7. "A Telemedicine Application Project in Emergency Handling", Gianluca Bailo, Ivano Barbieri, Stefano Cevasco, Andrea Chiappori, Marco Raggio. Proceedings of the 5th WSEAS International Conference on Applied Informatics and Communications (AIC'05), ISBN 960-8457-35-1, pp. 16-19, Publisher:World Scientific and Engineering Academy and Society (WSEAS). September 15-17, 2005, Malta.
8. "Health Parameters and Video Live Transmission with Data Storage on Database, in Emergency Telemedicine", Gianluca Bailo, Ivano Barbieri, Stefano Cevasco, Marco Raggio. Proceedings of the 2nd IEEE International Conference on Telemedicine over broadband and wireless networks (BROADMED), ISBN: 0-7803-9276-0, Vol. 2, pp. 1016-1019, DOI 10.1109/ICBN.2005.1589717. October 3, 2005. MA, USA. http://ieeexplore.ieee.org/xpls/abs_all.jsp?arnumber=1589717
9. "Telemedicine technology support in Emergency Handling: a case study", Gianluca Bailo, Ivano Barbieri, Stefano Cevasco, Andrea Chiappori, Marco Raggio. Transactions on Information Science and Applications - Publisher: World Scientific and Engineering Academy and Society (WSEAS), Volume 2, Issue 12. December 2005, Page(s): 2198-2201, ISSN 1790-0832.
10. "H.264 Fast Encoder with Adaptive Interpolation Based on Motion Detection Algorithm", G. Bailo, M. Bariani, M. Raggio, R. Stagnaro. Proceedings of the 12th International Conference on Distributed Multimedia Systems (DMS2006), ISBN: 1-891706-19-5, Page (s): 956-959, August 30-September 1, 2006, Grand Canyon, USA.
11. "H.264 implementation on SIMD VLIW cores", Marco Raggio, Massimo Bariani, Ivano Barbieri, Davide Brizzolara. Proceedings of the 5th Annual International Workshop 'STreaming Day' (STDay'07), ISBN: 978-1-60461-530-2, p.15. September 14th 2007. <http://www.stday07.dibe.unige.it/acclist.html>, Univ. of Genoa, Genoa, IT.
12. "Real-time transmission and storage of video, audio, and health data in emergency and home care situations", I. Barbieri, P. Lambruschini, M. Raggio, R. Stagnaro. EURASIP Journal on Applied Signal Processing, January 2007, Publisher: Hindawi Publishing Corp, Volume 2007, Issue 1, Article ID 67818, 7 pages DOI:10.1155/2007/67818.
13. "A DSP controlled three phase AC-DC Matrix Converter", I. Barbieri, D. Brizzolara, P. Lambruschini, M. Raggio. Proceedings of the 3rd IEEE International Conference on Industrial Electronics and Applications (ICIEA2008). ISBN: 978-1-4244-1718-6, Page(s):1775 - 1778, DOI 10.1109/ICIEA.2008.4582825, June 3-5, 2008, Singapore.
14. "H.264 Encoder on xStream Architecture", Paolo Lambruschini, Massimo Bariani, Marco Raggio. Proceedings of the 6th Annual International Workshop 'STreaming Day' (STDay'08), ISBN: 978-1-60702-937-3, p.18. September 2nd 2008. University of Parma, Parma, IT
15. "Control of AC-DC Matrix Converter using digital PLL", Barbieri, P. Lambruschini, M. Raggio, Proceeding of the 2nd IEEE International Conference on Power Engineering, Energy and Electrical Drives (POWERENG2009), ISBN: 978-1-4244-2291-3, Pages:157 - 162. DOI 10.1109 / POWERENG.2009.4915217. March 18-20, 2009, Lisbon, PT.

16. "Single phase inverter grid connected, controlled by fundamental harmonic calculation", Barbieri, P. Lambruschini, M. Raggio. Proceedings of the 35th IEEE Annual International Conference on Industrial Electronics Society (IECON2009). ISBN..., November 3-5, 2009, Porto, PT.
17. "H.264 Encoder SIMD implementation on xStream Architecture", Paolo Lambruschini, Massimo Bariani, Marco Raggio, Proceedings of the 7th Annual International Workshop 'STreaming Day' (STDay'09), ISBN: 978-1-61623-621-2, p. 1, September 21st, 2009, University of Genoa, Genoa, IT. <http://www.stday09.dibe.unige.it/technical.html> .
18. "VC-1 decoder on STMicroelectronics P2012 architecture", M. Bariani, P. Lambruschini, M. Raggio. Proceedings of the 8th Annual International Workshop 'STreaming Day' (STDay'10), Session 2: Architectures for image/video processing. September 16-17th, 2010, University of Udine, Udine, IT. http://stday2010.uniud.it/stday2010/stday_2010.html
19. "An Efficient Multi-Core SIMD Implementation for H.264/AVC Encoder," by Paolo Lambruschini, Massimo Bariani and Marco Raggio Special Issue on VLSI Circuits, Systems, and Architectures for Advanced Image and Video Compression Standards, <http://www.hindawi.com/journals/vlsi/2012/413747/>, VLSI Design Volume 2012 (2012), Article ID 413747, 14 pages, doi:10.1155/2012/413747
20. "Supervision analysis and control system of photovoltaic power plants". P. Lambruschini, M. Raggio, R. Bajpai, A. Sharma, , 7th International Conference on System of Systems Engineering, SOSE 2012, July 16-19th, 2012, Genoa, ISBN: 978-1-4673-2975-3
21. "Efficient implementation of packet pre-filtering for scalable analysis of IP traffic on high-speed lines", P. Lambruschini, M. Raggio, R. Bajpai, A. Sharma, 20th International Conference on Software, Telecommunications and Computer Networks, SoftCOM 2012, September 11-13th, 2012, Split. ISBN: 978-1-4673-2710-7
22. "Optimized packet pre-filtering for analysis of IP traffic on high-speed networks ". P. Lambruschini, M. Raggio, R. Bajpai, A. Sharma, , International Conference on Signals and Electronic Systems, ICSES 2012, September 18-21th, 2012, Wroclaw, <http://icses2012.pwr.wroc.pl/m3.html>
23. "SIMD implementation of new HEVC video decoder on ARM architecture". M. Bariani, P. Lambruschini, L. Pezzoni, M. Raggio, , Proceedings of the 10th Annual International Workshop STDAY 2012, October 25-26th, 2012, Politecnico di Milano, Milan.
24. "An Optimized Software Implementation of the HEVC/H.265 Video Decoder". M. Bariani, P. Lambruschini, M. Raggio, L. Pezzoni, The 11th Annual IEEE consumer communications & networking conference , CCNC 2014, , January 10-13 ,2014 Las Vegas, Nevada USA, <http://ccnc2014.ieee-ccnc.org/>
25. "An Optimized SIMD Implementation of the HEVC/H.265 Video Decoder". M. Bariani, P. Lambruschini, M. Raggio, L. Pezzoni, The 13th annual Wireless Telecommunications Symposium (WTS) , April 9-11 , 2014, Washington D.C., D.C. USA, DOI: 10.1109/WTS.2014.6835018
26. "Embedded system for supervision, analysis and control of photovoltaic power plants". A. Cabitto, P. Lambruschini, M. Raggio. Smart Sensors, Actuators and MEMS VII and Cyber Physical Systems - SPIE Microtechnologies, May 4-6, 2015; Barcelona, Spain. Proc. SPIE 9517, (95172M) doi:10.1117/12.2179019. <http://dx.doi.org/10.1117/12.2179019>
27. "Efficient Implementation of H.265 video decoder on low computational power architecture". M. Bariani, P. Lambruschini, M. Raggio, L. Pezzoni, Gruppo Italiano di Elettronica , Proceedings of 47th Annual meeting, pp. 21-22, GE2015, 24-26th June 2015, Siena, Italy. http://ge2015.diism.unisi.it/ge2015_proceedings_siena.pdf
28. "An Efficient SIMD Implementation of the H.265 Decoder for mobile architecture". M. Bariani, P. Lambruschini, M. Raggio, L. Pezzoni, ICIAP2015 - Springer, 18th International Conference on Image Analysis and Processing; 7-11 September 2015, Genova, Italy.
29. "Embedded system for supervision analysis and control of photovoltaic power plants", A. Cabitto, P. Lambruschini, M. Raggio. Microsystem Technologies (Journal) - Publisher: Springer International Publishing AG, ISSN: 0946-7076 (Print), Volume 22, Issue 160. ISSN:1432-1858 (Online). DOI 10.1007/s00542-016-2938-8. 22 April 2016, Page(s): 1 - 10. http://link.springer.com/article/10.1007/s00542-016-2938-8?wt_mc=internal.event.1.SEM.ArticleAuthorOnlineFirst

(ricerca Scopus autore: RAGGIO M)

<http://www.scopus.com/authid/detail.url?authorId=8573253200#>

<https://www.hindawi.com/51204628/>